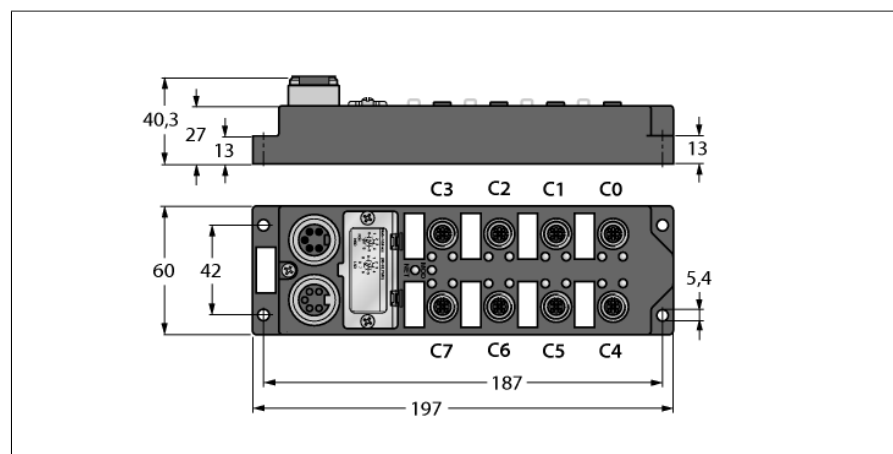


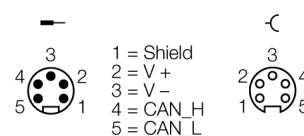
Moduł I/O dla DeviceNet Fieldbus 8 wejść dwustanowych pnp 8 wyjść dwustanowych 0,5 A FDNL-CSG88-T



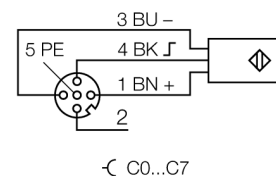
- 8 wejść dwustanowych pnp
- 8 wyjść dwustanowych 0,5 A
- Kontrola zwarcia
- Diagnostyka na moduł
- Dwa kanały na złącze
- Odrębne napięcie pomocnicze/obciążenia (Aux)
- Glasfaserverstärktes PA6-Gehäuse
- Vibrations- und erschütterungsfest
- Vergossene Modulelektronik
- Metallsteckverbinder
- Schutzart IP67

Typ	FDNL-CSG88-T
Nr kat.	F0130
Liczba kanałów	16
Napięcie pracy / obciążenia	11...26 VDC
Prąd pracy	< 100 mA
Wejścia	
Liczba kanałów	(8) 3-wire pnp sensors
Napięcie wejściowe	13...26 VDC
Prąd zasilania	< 700 mA na moduł, ochrona przed zwarcie
Próg przełączania	EN 61131-3 niskie maks.: 1,5 mA / wysokie min.: 2 mA
Opóźnienie wejścia	2,5 ms
Częstotliwość przełączania	≤ 100 Hz
Maks. prąd wejścia	7 mA
Izolacja elektryczna	separacja galwaniczna podłączenia sieciowego
Wyjścia	
Liczba kanałów	(8) urządzeń wykonawczych DC
Napięcie wyjścia	24 V DC
Prąd wyjściowy na kanał	0.5 A, ochrona przed zwarcie
Typ obciążenia	obciążenie rezystancyjne, indukcyjne, lampowe
Częstotliwość przełączania	≤ 100 Hz
Współczynnik równocześnieści	1
Izolacja elektryczna	separacja galwaniczna podłączenia sieciowego
Zasilanie czujników	bus connection
Actuator power supply	bus connection
Prędkość transmisji sieciowej	125/250/500 kbps
Adresowanie sieciowe	0...63 (dezimal) über Drehcodierschalter
Izolacja elektryczna	dla napięcia zasilania i napięcia obciążenia

Sieć przemysłowa

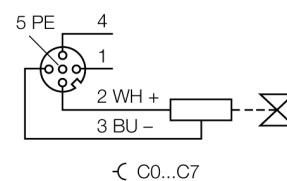


Wejście M12 × 1



← C0...C7

Wyjście M12 × 1



← C0...C7

Dimensions (W x L x H)	60 x 197 x 40 mm
materiał obudowy	Poliamid wzmacniany włóknem szklanym (PA6-GF30)
Montaż	4 otwory montażowe □ 5,4 mm
Temperatura pracy	-40...+70 °C
Stopień ochrony	IP67
MTTF	189 rok/lata zgodnie z SN 29500 (Ed. 99) 20 °C
Certyfikaty	CE, UL, CSA, FM

Dane z odwzorowania procesu

C1P4 Złącze męskie 1, 4-pinowe

IGS: Przerwa w obwodzie/zwarcie - grupa sygnałów

OGS: Short-circuit - group signal

		Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
Input	Byte 0	C7P4	C6P4	C5P4	C4P4	C3P4	C2P4	C1P4	C0P4
	Byte 1	IGS	OGS	–	–	–	–	–	–
Output	Byte 0	C7P2	C6P2	C5P2	C4P2	C3P2	C2P2	C1P2	C0P2