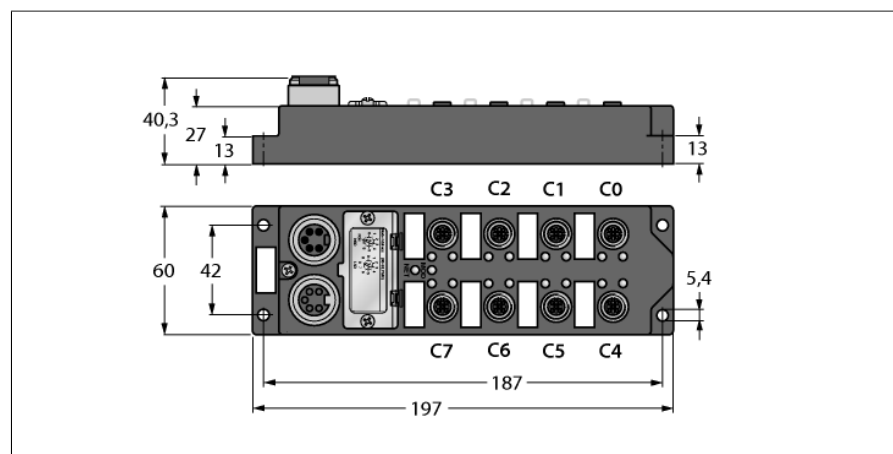


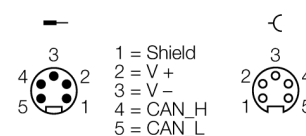
Module E/S pour bus de terrain DeviceNet 8 entrées digitales pnp 8 sorties digitales 0.5 A FDNL-CSG88-T



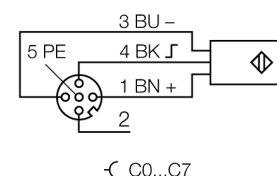
- 8 entrées digitales pnp
- 8 sorties digitales 0.5 A
- contrôle de court-circuit
- Diagnostic par rapport au module
- Deux canaux par connecteur
- Tension en décharge/auxiliaire séparée (Aux)
- Glasfaserverstärktes PA6-Gehäuse
- Vibrations- und erschütterungsfest
- Vergossene Modulelektronik
- Metallsteckverbinder
- Schutzart IP67

Type	FDNL-CSG88-T
N° d'identification	F0130
Nombre de canaux	16
Tension de service/en décharge	11...26 VCC
Courant de service	< 100 mA
Entrées	
Nombre de canaux	(8) détecteurs pnp 3 fils
Tension d'entrée	13...26 VDC
Courant d'alimentation	< 700 mA par module, protégé contre les courts-circuits
Seuil de commutation	EN 61131-3 low max.: 1.5 mA / high min.: 2 mA
Retard à l'entrée	2,5 ms
Fréquence de commutation	≤ 100 Hz
Courant d'entrée max.	7 mA
Isolation	séparation galvanique par rapport au bus
Sorties	
Nombre de canaux	(8) actionneurs DC
Tension de sortie	24 VDC
Courant de sortie par canal	0,5 A, protégé contre les courts-circuits
Type de charge	ohmique, inductif, lampe
Fréquence de commutation	≤ 100 Hz
Facteur de simultanéité	1
Isolation	séparation galvanique par rapport au bus
Alimentation de détecteur	du côté bus
Alimentation d'actionneur	du côté bus
Vitesse de transmission bus de terrain	125/250/500 Kbit/s
Adressage bus de terrain	0...63 (dezimal) über Drehcodierschalter
Isolation	pour la tension de service et en décharge

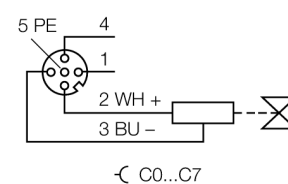
Bus de terrain



Entrée M12 x 1



sortie M12 x 1



Dimensions (L x H x P)	60 x 197 x 40 mm
Matériau de boîtier	polyamide renforcé par fibres de verre (PA6-GF30)
Montage	4 trous de montage Ø 5,4 mm
Température ambiante	-40...+70 °C
Mode de protection	IP67
MTTF	189 Années suivant SN 29500 (Ed. 99) 20 °C
Homologations	CE, UL, CSA, FM

données dans l'image de processus

C1P4: connecteur 1, broche 4
IGS: alarme commune de court-circuit/de rupture de
câble
OGS: alarme commune de court-circuit

		Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
Input	Byte 0	C7P4	C6P4	C5P4	C4P4	C3P4	C2P4	C1P4	C0P4
	Byte 1	IGS	OGS	–	–	–	–	–	–
Output	Byte 0	C7P2	C6P2	C5P2	C4P2	C3P2	C2P2	C1P2	C0P2