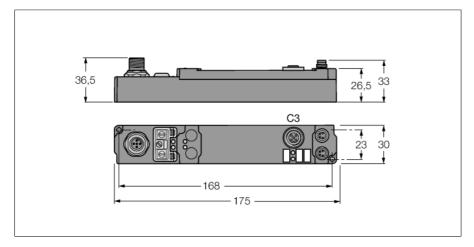


# módulo piconet stand-alone para DeviceNet interfaz en serie de 1 canal RS232/RS485 SDNB-10S-0004



- interfaz serial RS422/485
- 1 canales
- interfaz de configuración
- funciones parametrizables
- asistido vía I/O-ASSISTANT 2
- conexión directa a bus de campo
- carcasa reforzada por fibra de vidrio
- con control de resistencia a choques y vi-
- electrónica de módulos completamente se-
- conector de metal
- grado de protección IP67

Tipo	SDNB-10S-0004
N.º de ID	6824097
Número de canales	1
Tensión de servicio / de carga	2029 VDC
Corriente de servicio	≤ 40 mA

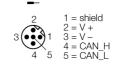
Προ	3DNB-103-0004		
N.º de ID	6824097		
Número de canales	1		
Tensión de servicio / de carga	2029 VDC		
Corriente de servicio	≤ 40 mA		
-			

Velocidad de transmisión del bus de campo	125/250/500 Kbit/s			
Direccionamiento bus de campo	0 hasta 99			
Interfaz de servicio	parametrización a través del I/O-ASSISTANT			
Separación de potencial	bus de campo para la tensión de servicio			
Impedancia del cable	120 Ω			

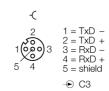
Tensión de sincronización	máx7+12 V (contra masa)
Transmisión de bits	Diferencial
Velocidad de transmisión	1,2 hasta 19,2 kBit/s (por defecto 9,6 kBit/s)
Recorrido de transmisión	Par trenzado ≤1000 m.
Puffer de datos	Buffer de recepción de 128 bytes, buffer de emisión
	de 16 bytes
Separación de potencial	tensión de servicio para R485

ocparación de potenciai	tension de servicio para 14-00			
Medidas (An x L x Al)	30 x 175 x 26.5 mm			
Control de vibraciones	Conforme a EN 60068-2-6			
Control de choques	conforme a EN 60068-2-27			
Compatibilidad electromagnética	Conforme a la norma EN 61000-6-2/EN 61000-6-4			
Grado de protección	IP67			
Aprobaciones	CE, cULus			

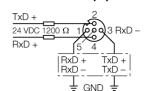
### Bus de campo M12 × 1



#### Entrada M12 × 1



# Variante de conexión - equipos RS485



### Fuente de alimentación M8 × 1



 $I_{Bmax} = I_{Lmax} = 4 \text{ A}$ 



## datos en la representación del proceso

	Address	Input data		Output data	
Pre-conditions	Word	High-Byte	Low-Byte	High-Byte	Low-Byte
Complex mapping: Data are mapped with control and status byte	0	D0	SB	D0	СВ
	1	D2	D1	D2	D1
	2	D4	D3	D4	D3